

**III Международная научно-практическая конференция  
«Теоретические и прикладные аспекты разработки  
устройств на микроконтроллерах и ПЛИС»  
MC&FPGA-2021  
24-25 июня 2021 года, г. Харьков, Украина**



## **ИНФОРМАЦИОННОЕ ПИСЬМО**

### **УВАЖАЕМЫЕ КОЛЛЕГИ!**

Приглашаем принять участие в III Международной научно-практической конференции «Теоретические и прикладные аспекты разработки устройств на микроконтроллерах и ПЛИС» MC&FPGA-2021, которая будет проходить с 24 по 25 июня 2021 г. в дистанционном режиме на базе кафедры [Микропроцессорных технологий и систем](#) факультета [Информационных радиотехнологий и технической защиты информации Харьковского национального университета радиоэлектроники](#), г. Харьков, Украина.

Актуальность тематики конференции обусловлена тенденциями перехода общества к технологиям индустрии 4.0, которые выдвигают новые требования к разработке электронных устройств. В частности, электронное оборудование должно соответствовать требованиям: работа в реальном времени, наличие универсальных интерфейсов соединения, учет изменений внешних условий и прочее.

### **Цель проведения конференции.**

Обсуждение задач и приоритетных направлений научно-технического развития в области проектирования устройств на микроконтроллерах и программируемых логических интегральных схемах; встроенных систем; Интернета вещей; индустриального

Интернета вещей и прочее. Решение проблематики формирования более качественного взаимодействия цепочки «образование - наука - производство». Содействие развитию формирования инновационной экосистемы и развитию научных исследований и научно-технических (экспериментальных) разработок.

### **Тематика конференции:**

- Математическое моделирование информационных сигналов и систем;
- Языки описания аппаратуры;
- Системы автоматизированного проектирования устройств на микроконтроллерах, микропроцессорах и ПЛИС;
- Особенности разработки устройств на микроконтроллерах и микропроцессорах;
- Аспекты разработки устройств на ПЛИС;
- Архитектура и микроархитектура специализированных вычислительных систем;
- Современные тенденции развития микропроцессорной техники;
- Проблематика повышения качества подготовки специалистов.

### **Требования к оформлению и публикации тезисов докладов**

1. Материалы тезисов докладов необходимо прислать до 15.06.2021 г. электронной почте по адресу [mcfpga@nure.ua](mailto:mcfpga@nure.ua).
2. Рабочий язык конференции - английский.
3. Объем тезисов от 2 до 4 полных страницы. Текст тезисов оформляется согласно [шаблону](#) (template\_a4\_format\_2021.doc). Ответственность за качество и содержание тезисов несет автор.
4. При успешном рецензировании направляется ответ с последующей информацией «Тезисы доклада приняты к публикации».
5. Тезисы докладов получают цифровые идентификаторы DOI.
6. Публикация тезисов бесплатная.
7. По результатам проведения конференции тезисы докладов будут опубликованы на сайте [mcfpga.nure.ua](http://mcfpga.nure.ua).

### **Контактная информация**

Координатор мероприятия:  
к.т.н., доцент, заведующий кафедрой МТС Свид Ирина Викторовна  
Контактный телефон: +38 (050) 4061-220  
E-mail: [mcfpga@nure.ua](mailto:mcfpga@nure.ua), [iryna.svyd@nure.ua](mailto:iryna.svyd@nure.ua)  
Веб-сайт конференции: [mcfpga.nure.ua](http://mcfpga.nure.ua)